



ISTITUTO D'ISTRUZIONE SUPERIORE BORGHESE-FARANDA

Con sedi associate

METD023017 ITCG "F.Borghese" – MERA023011 IPAA "G.Faranda" – MERI02301L IPIA "G.Faranda"
METD02351L SIRIO "F. Borghese"

Via Mons. Ficarra, 10 – 98066 – PATTI (ME)
Centralino/Fax 0941 21007 Presidenza 0941 22078
www.itborghesepatti.gov.it e-mail: meis023001@istruzione.it
Cod.Min. MEIS023001 - Cod.Fisc. 94014110830

CIRCOLARE N. 134

**AL CANDIDATO
PUGLISI DOMINIK
AI DOCENTI DELLA CLASSE IV A EE
AL DSGA
ALL'ALBO**

Oggetto: esami integrativi di ammissione alla classe **V EE** dell'alunno **PUGLISI DOMINIK**.

Si comunica che a partire da lunedì 03/12/2018, presso la sede di via Mons. Ficarra 10, si svolgeranno gli esami integrativi per l'**ammissione** alla classe **V Elettrotecnica ed elettronica** dell'alunno **PUGLISI DOMINIK**.

IL candidato **PUGLISI DOMINIK** dovrà sostenere gli esami di Elettrotecnica ed Elettronica (terzo e quarto anno), Tecnologie e Progettazione dei sistemi elettrici ed elettronici (terzo e quarto anno), Sistemi Automatici (terzo e quarto anno).

Gli esami si svolgeranno nelle ore e coi docenti di seguito indicati:

Giorno	Ora	Disciplina	Docenti
Lunedì 03/12/2018	14,00-16,00	Prova scritta di Tecnologia e progettazione dei sistemi elettrici e elettronici	Bontempo - Oliva - Brigandi
	16,00 -17,30	Prova scritta di Sistemi Automatici	
Martedì 04/12/2019	14,00 -16,00	Prova scritta di Elettrotecnica ed Elettronica	Gitto -Zappia
	16,00 -17,00	Orali	Tutti i docenti del consiglio di classe della IV A EE
	18,15 - 18,30	Scrutini	

Patti, 30/11/2018

IL DIRIGENTE SCOLASTICO
(Prof.ssa Francesca Buta)
Firma autografa sostituita a mezzo
stampa Ex art. 3, comma 2, D.lgs 39/93